



Elementos:

- CI1 Y CI2: 4081 CMOS Cuadruple puerta AND de dos entradas CMOS LP
- CI3: 4001 Cuadruple puerta NOR de dos entradas CMOS. LP
- CI4: 4069 Seis Circuitos inversores CMOS
- SB1: Pulsador de marcha N.A.
- FC1y FC2: Interruptor de posición final de carrera N.A.
- FR1: Contactos auxiliar N.A. Rele termico
- FD1: Contactos conmutados N.A. Detector inductivo reflex NPN
- KM1/RL1 y KM2/RL2: Relé 12 Vcc 280 Ohmios

Expresión Lógica:

$$KM1 = FC2 (SB1 + KM1) FD1 FR1$$

$$KM2 = (KT1 + KM2) KM1 FC1 FD1 FR1$$

CIRCUITO DE CONTROL PARA PUERTA DE GARAJE CON PUERTAS LÓGICAS CMOS.

Plano: P-1807	Fecha: 18/07/2010	Nº de Hojas: 1/2
Dibujado:		JOSE MIGUEL CASTILLO CASTILLO